

# 周威

✉ 953250506@qq.com · ☎ (+86) 15529213072 · 🏠 weistudio.top · 🌐 gitee

## 🎓 教育背景

---

西安建筑科技大学, 西安

2012 – 2016

学士 通信工程

## 👨‍💻 工作经历

---

上海凌云天博光电科技有限公司 (上海)

2016 年 7 月 – 2018 年 8 月

Linux, C, JS 嵌入式软件工程师

- 职责: 交换机路由器等网络设备开发
  - uboot/kernel 以太网开发调试, 丢包定位
  - Http Server + 前端, web 管理页面开发
  - 多设备 Mesh 组网, 终端管理, veth/ebtable/iptables/netfilter 访问规则
- 收获
  - kernel 网络驱动及网络子系统, 以太网调试经验
  - linux 多进程软件框架模型, Linux 设备驱动开发
  - 基于神经网络的网络流量分类 (自学, 未投入项目)

深圳华强技术有限公司西安研发部 (西安)

2018 年 8 月 – 2020 年 11 月

LiteOS, Linux, C, Python 嵌入式软件工程师

- 职责: 物联网设备开发
  - 基于四元数的驾驶行为检测 (专利)
  - 可穿戴语音手表, 语音数据业务收发模块开发
  - 电动自行车轨迹优化、拐点补传
  - 基于多项式拟合的剩余里程估计
- 收获
  - 嵌入式设备 Suspend/Resume
  - Linux 网络 I/O React 设计模式
  - 基于 LSTM/GRU 的触发词检测 (自学, 未投入项目)

凌云光技术西安研发中心 (西安)

2020 年 11 月 – 至今

FreeRTOS, C, Python, Electron 嵌入式软件工程师

- 职责: 工业、国防红外/可见光相机开发
  - 嵌入式设备模型, serial/iic/spi/spiflash
  - AF、AE、手动盲元、动态盲元等功能开发
  - FreeRTOS+Trace 研究, 网口相机性能调优
  - 上位机调试软件开发 (Electron+Vue)
- 收获
  - CPU+FPGA 异构开发调试经验, 计算机体系结构深入理解, AXI 总线了解
  - FreeRTOS 概念及原理熟悉
  - Camera 领域知识积累, Sensor、ISP
  - Xilinx VitisAI 研究, 深度学习模型 FPGA 部署研究 (自学)
  - TensorRT 部署 YOLOv5 目标检测, 优化加速 (预研项目)

## 🔧 IT 技能

---

- Languages: C > Python > JS > CUDA > C++

- Platform: Linux、RTOS
- Docs: Latex、reStructText

## 🔗 LINK

---

- Blog: [www.weistudio.top](http://www.weistudio.top)
- Gitee: <https://gitee.com/WeiStudio>

## 📁 PROJECTS

---

- **QESF**(<https://gitee.com/WeiStudio/wei-edge>) 嵌入式软件框架
  - 统一设备模型, 支持 UART/IIC/SPI/SpiFlash
  - initcall
  - 标准错误类型
  - 泛型数据结构, DoubleList、RingBuffer、RingQueue、GenQueue、GenBuffer、MinPriorityQueue、StringBuilder、Bitmap、WorkQueue
  - Logger, 支持前缀、等级和颜色, hexdump、bitdump
  - 简易 C 库函数, memset、memcpy、memcmp、strncpy、vsprintf 等
- **AIModelZoo**(<https://gitee.com/WeiStudio/aimodelzoo>) 研究深度学习用到的 AI 模型库集合, 包括训练代码、部署代码、模型文件等
- **ednn**(<https://gitee.com/WeiStudio/ednn>) Edge 设备神经网络推理框架 (未完成)
  - Model、Layer、Tensor 结构描述
  - Conv2D、Dense、Flatten、Maxpool 算子 x86 实现
  - 本地 API 搭建简单 CNN 网络